



Diseño Automático  
de Sistemas  
**Grado en Ingeniería  
Informática**



UNIVERSIDAD  
**NEBRIJA**

## GUÍA DOCENTE

**Asignatura:** Diseño Automático de Sistemas

**Titulación:** Grado en Ingeniería Informática

**Carácter:** Obligatoria

**Idioma:** Castellano

**Modalidad:** Presencial

**Créditos:** 6

**Curso:** 3º

**Semestre:** 2º

**Profesores/Equipo Docente:** D. Pablo Sarabia Ortiz

### 1. COMPETENCIAS Y RESULTADOS DE APRENDIZAJE

#### 1.1. Competencias

La asignatura contribuye a adquirir las siguientes competencias:

CGT2. Organizar y planificar los recursos e ideas necesarias para realizar su trabajo ideando acciones e hitos en proyectos del ámbito de la ingeniería informática.

CGP1. Trabajar en equipo contribuyendo de forma activa al resultado de los proyectos u operaciones del ámbito de la ingeniería informática.

CEIC01. Diseñar y construir sistemas digitales, incluyendo computadores, sistemas basados en microprocesador y sistemas de comunicaciones.

CEIC05. Analizar, evaluar y seleccionar las plataformas hardware y software más adecuadas para el soporte de aplicaciones empujadas y de tiempo real.

CEIC07. Analizar, evaluar, seleccionar y configurar plataformas hardware para el desarrollo y ejecución de aplicaciones y servicios informáticos.

#### 1.2. Resultados de aprendizaje

La asignatura contribuye a los siguientes resultados de aprendizaje:

- Diseñar y construir sistemas digitales.
- Describir la estructura, organización, funcionamiento e interconexión de los sistemas informáticos.
- Evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman.
- Seleccionar y configurar plataformas hardware para el desarrollo y ejecución de aplicaciones y servicios informáticos.

### 2. CONTENIDOS

### 2.1. Requisitos previos

Es necesario disponer de los conocimientos previos descritos en la asignatura de Tecnología de Computadores.

### 2.2. Descripción de los contenidos

Introducción al diseño de sistemas digitales. Descripción del puesto de trabajo. Especificación a nivel lógico-RT de sistemas digitales usando VHDL. Técnicas de diseño de nivel lógico-RT. Análisis de sistemas digitales a nivel lógico-RT. Síntesis sobre FPGA. Arquitectura y tecnología para sistemas fiables. Uso avanzado de lenguajes de descripción hardware. Interfaces digitales.

### 2.3. Contenido detallado

Presentación de la asignatura y explicación de la Guía Docente.

#### **Tema 1: Dispositivos reconfigurables.**

Introducción a las FPGAs.  
Tecnologías de FPGAs: SRAM, Flash y antifuse.  
Componentes de una FPGA.  
Arquitecturas de FPGAs.  
Ciclo de producción VLSI.

Práctica 1: Diseño de una unidad aritmético-lógica y uso de entradas/salidas.

#### **Tema 2: Diseño de sistemas digitales.**

Dominios y niveles de abstracción.  
Metodologías de diseño hardware.  
Herramientas para el diseño hardware.  
Diagrama de flujo de una máquina de estados.  
Consideraciones prácticas del diseño hardware.

Práctica 2: Diseño de un cronómetro con consideraciones prácticas.

#### **Tema 3: VHDL avanzado.**

Generics. Tipos. Arrays.  
Variables y señales locales. Procedimientos y funciones.  
Creación de paquetes y librerías.  
Generación automática de componentes.  
Simulación avanzada. Ficheros de entrada/salida.

Práctica 3: Generación de componentes y simulación avanzada.

#### **Tema 4: Interfaces digitales.**

Interfaces UART, SPI, I2C, PS/2 y VGA.

Práctica 4: Diseño de interfaces digitales.

#### **Tema 5: System on chip (SoC).**

Introducción a los dispositivos SoC.  
Aceleración de software en hardware. Particionado hardware/software.  
Diseño de sistemas con dispositivos SoC. Soft-cores y hard-cores.

Práctica 5: Diseño de un sistema con microcontrolador soft-core.

#### **Tema 6: Diseño de sistemas fiables.**

Técnicas de protección basadas en redundancia.  
Técnicas de protección basadas en reconfiguración.  
Técnicas de protección basadas en el conocimiento del sistema.

### 2.4. Actividades Dirigidas

Como se indica en el contenido, durante el curso se desarrollarán actividades dirigidas en forma de 5 prácticas que corresponderán a:

Práctica 1: Diseño de una unidad aritmético-lógica y uso de entradas/salidas.

Práctica 2: Diseño de un cronómetro con consideraciones prácticas.

Práctica 3: Generación de componentes y simulación avanzada.

Práctica 4: Diseño de interfaces digitales.

Práctica 5: Diseño de un sistema con microcontrolador soft-core.

El contenido de las prácticas podrá modificarse con el fin de afianzar aquellos aspectos para los que se detecte una mayor dificultad de aprendizaje.

### 3. SISTEMA DE EVALUACIÓN

#### 3.1. Sistema de calificaciones

El sistema de calificaciones finales se expresará numéricamente del siguiente modo:

0 - 4,9 Suspenso (SS)

5,0 - 6,9 Aprobado (AP)

7,0 - 8,9 Notable (NT)

9,0 - 10 Sobresaliente (SB)

La mención de "matrícula de honor" podrá ser otorgada a alumnos que hayan obtenido una calificación igual o superior a 9,0.

#### 3.2. Criterios de evaluación

##### Convocatoria ordinaria

Sistemas de evaluación	Porcentaje
Evaluación de la participación del alumno	5%
Actividades dirigidas, prácticas y memorias de prácticas, trabajos (obligatorios y voluntarios) y proyectos a realizar.	30%
Prueba escrita parcial	10%
Prueba escrita final	55%

##### Convocatoria extraordinaria

Sistemas de evaluación	Porcentaje
Actividades dirigidas, prácticas y memorias de prácticas, trabajos (obligatorios y voluntarios) y proyectos a realizar.	30%
Prueba escrita final	70%

#### 3.3. Restricciones

#### Calificación mínima

La ponderación tanto del examen parcial como de los conceptos de participación y trabajos escritos/prácticas, solo se aplicará si el alumno obtiene al menos un 5 en el examen final. Esta ponderación también se aplica solo en el caso de que el alumno obtenga al menos un 5 en este examen final extraordinario.

La no superación de las prácticas supone el suspenso automático de la asignatura en la convocatoria ordinaria y extraordinaria. Se conservará la nota de prácticas aprobadas para posteriores convocatorias.

Las prácticas que no hayan sido aprobadas pueden, en su caso, ser entregadas de nuevo para ser evaluadas en la convocatoria extraordinaria, previa consulta al profesor y siempre antes del examen de la convocatoria extraordinaria.

El examen parcial no libera materia.

#### Asistencia

El alumno que, injustificadamente, deje de asistir a más de un 25% de las clases presenciales podrá verse privado del derecho a examinarse en la convocatoria ordinaria.

#### Normas de escritura

Se prestará especial atención en los trabajos, prácticas y proyectos escritos, así como en los exámenes tanto a la presentación como al contenido, cuidando los aspectos gramaticales y ortográficos. El no cumplimiento de los mínimos aceptables puede ocasionar que se resten puntos en dicho trabajo.

### **3.4. Advertencia sobre plagio**

La Universidad Antonio de Nebrija no tolerará en ningún caso el plagio o copia. Se considerará plagio la reproducción de párrafos a partir de textos de auditoría distinta a la del estudiante (Internet, libros, artículos, trabajos de compañeros...), cuando no se cite la fuente original de la que provienen. El uso de las citas no puede ser indiscriminado. El plagio es un delito.

En caso de detectarse este tipo de prácticas, se considerará Falta Grave y se podrá aplicar la sanción prevista en el Reglamento del Alumno.

## **4. BIBLIOGRAFÍA**

#### Bibliografía básica

Roth, C. H. y John, L. K. (2008), Digital Systems Design Using VHDL, Thomson, 2nd Edition.  
Ashenden, P. J. y Lewis, J. (2008), The Designer's Guide to VHDL, Morgan-Kaufmann, 3rd Edition.  
Chu, P. P. (2017), FPGA Prototyping by VHDL Examples: Xilinx MicroBlaze MCS SoC, Wiley.

#### Bibliografía recomendada

Hauck, S. y Dehon, A. (2008), Reconfigurable Computing, Morgan-Kaufmann.